

Syrian Arab Republic	 الجامعة الافتراضية السورية SYRIAN VIRTUAL UNIVERSITY	الجمهورية العربية السورية
Ministry of Higher Education		وزارة التعليم العالي
Syrian Virtual University		الجامعة الافتراضية السورية

وثيقة تعريف مقرّر

1- معلومات أساسية:

اسم المقرّر	مدخل إلى بنية الحاسبات
رمز المقرّر	ICA
ساعات الجلسات المسجلة	-
ساعات الجلسات المتزامنة	12 جلسة
ساعات المذاكرة	-
ساعات الامتحان	-
ساعات الجهد الدراسي المقابل للجلسات المسجلة	-
ساعات الجهد الدراسي المقابل للجلسات المتزامنة	2 ساعة لكل جلسة متزامنة
عدد الساعات المعتمدة	3 ساعات

2- المقررات المطلوب دراستها قبل المقرّر مباشرة:

المقرّر	الرمز
الأنظمة الرقمية	DG

3- الهدف من المقرّر:

يهدف هذا المقرر لتعريف الطالب بالمبادئ الرئيسية لتصميم وتنفيذ بنية الحواسيب ومواكبة التطورات الحديثة في هذا المضمار.

Syrian Arab Republic	 الجامعة الافتراضية السورية SYRIAN VIRTUAL UNIVERSITY	الجمهورية العربية السورية
Ministry of Higher Education		وزارة التعليم العالي
Syrian Virtual University		الجامعة الافتراضية السورية

4- المحصّلات التعليميّة المرجوة (ILO – Intended Learning Objectives/Outcomes):

المحصّلات التعليميّة المرجوة	الرمز
Intended Learning Objectives/Outcomes	ILO
لمحة عامة عن بنية الحواسيب	ILO1
تطور و أدائية الحواسيب	ILO2
مكونات الحواسيب	ILO3
فهم الذاكرة في الحواسيب من ناحية الأنواع وطريقة العمل	ILO4
فهم عمل وحدات الدخل/ خرج في الحواسيب	ILO5
فهم وحدة التحكم في الحواسيب	ILO6
العمليات الرياضية في الحواسيب	ILO7

5- محتوى المقرر:

- يفضل أن تكون عدد الساعات المتزامنة من مضاعفات 1.5 ساعة ومجموعها من مرتبة 18 ساعة على الأكثر.
- الساعات المسجلة والمتزامنة لتغطية المواضيع نظرياً وعملياً.

المحصّلات التعليميّة	القسم النظري مع ملاحظات وتوضيحات إن وجدت	ساعات مسجّلة	ساعات متزامنة	أنماط المهام	القسم العملي مع ملاحظات وتوضيحات إن وجدت
ILO1	المفاهيم الأساسية في بنية وتطور الحواسيب		4.5	وظائف	تمارين
ILO2	تحليل من الأعلى للأدنى لأعمال الحاسب و طريقة توصيله		1.5	وظائف	تمارين

Syrian Arab Republic	 الجامعة الافتراضية السورية SYRIAN VIRTUAL UNIVERSITY	الجمهورية العربية السورية
Ministry of Higher Education		وزارة التعليم العالي
Syrian Virtual University		الجامعة الافتراضية السورية

تمارين	وظائف	1.5	تحليل من الأعلى للأدنى لأعمال الحاسب و طريقة توصيله	ILO3
تمارين	وظائف	4.5	الذاكرة الداخلية والذاكرة المخبئة	ILO4
تمارين	وظائف	1.5	وحدات الدخل/ خرج	ILO5
تمارين	وظائف	1.5	عمليات وحدة التحكم	ILO6
تمارين	وظائف	3	نظم العد، العمليات الحسابية في الحواسيب	ILO7

6- معايير التقويم:

نمط التقويم					النتائج التعليمية	المحصلات التعليمية	ILO Code
تقارير	عروض ومقابلات	امتحانات	عملي	تفاعل في الجلسات المتزامنة			
✓		✓	✓	✓	تطور بنية عائلة الحواسيب Intel x86 الحوسبة السحابية الأنظمة المدمجة بنية ARM	لمحة عامة عن بنية الحواسيب	ILO1
✓		✓	✓	✓	عمل الحواسيب الوصل الداخلي للحواسيب بنية الحواسيب	تطور و أدائية الحواسيب	ILO2
✓		✓	✓	✓	مكونات الحاسب الوصل عن طريق المسرى الوصل نقطة لنقطة PCI express	مكونات الحواسيب	ILO3
✓		✓	✓	✓	الذاكرة الداخلية الذاكرة المخبئة	فهم الذاكرة في الحواسيب من ناحية الأنواع وطريقة العمل	ILO4

Syrian Arab Republic	 الجامعة الافتراضية السورية SYRIAN VIRTUAL UNIVERSITY	الجمهورية العربية السورية
Ministry of Higher Education		وزارة التعليم العالي
Syrian Virtual University		الجامعة الافتراضية السورية

✓		✓	✓	✓	وحدات الدخل/ خرج عمليات الولوج المباشر للاذكرة DMA	فهم عمل وحدات الدخل/ خرج في الحواسيب	ILO5
					التعليمات الصغيرة عمليات المقاطعة	فهم وحدة التحكم في الحواسيب	ILO6
✓		✓	✓	✓	أنظمة العد (العشري، الست عشري، الثنائي) العمليات الحسابية على الأعداد الصحيحة العمليات الحسابية على الأعداد الحقيقية	العمليات الرياضية في الحواسيب	ILO7

7- أدوات ومختبرات القسم العملي:

توصيفها	إسم الأداة

8- المراجع الأساسية:

William Stallings, "Computer Organization and Architecture 10th Edition, 2016

9- المراجع الإضافية:

David Patterson & John Hennessy, "Computer organization and design", 4th edition, 2012